

AKI_H8のポート(1/2)

CPU信号線		コネクタ	AKI マザー基板の用途				
			Mode 7	Mode 6			
			旧マザー	Dir	AKI_USB	備考	
ポート 1	P1_7 / (A7)	CN 3	22		Out	RAM-A7	AP_C_7
	P1_6 / (A6)		21		Out	RAM-A6	AP_C_6
	P1_5 / (A5)		20		Out	RAM-A5	AP_C_5
	P1_4 / (A4)		19		Out	RAM-A4	AP_C_4
	P1_3 / (A3)		18		Out	RAM-A3	AP_C_3
	P1_2 / (A2)		17		Out	RAM-A2	AP_C_2
	P1_1 / (A1)		16		Out	RAM-A1 / USB_A0	
	P1_0 / (A0)		15		Out	RAM-A0	AP_C_0
ポート 2	P2_7 / (A15)	CN 3	30	SW5-8	Out	RAM-A15	AP_D_7
	P2_6 / (A14)		29	SW5-7	Out	RAM-A14	AP_D_6
	P2_5 / (A13)		28	SW5-6	Out	RAM-A13	AP_D_5
	P2_4 / (A12)		27	SW5-5	Out	RAM-A12	AP_D_4
	P2_3 / (A11)		26	SW5-4	Out	RAM-A11	AP_D_3
	P2_2 / (A10)		25	SW5-3	Out	RAM-A10	AP_D_2
	P2_1 / (A9)		24	SW5-2	Out	RAM-A9	AP_D_1
	P2_0 / (vA8)		23	SW5-1	Out	RAM-A8	AP_D_0
ポート 3	P3_7 / (D15)	CN 3	14		I-0	RAM_D7 / USB_D7	
	P3_6 / (D14)		13		I-0	RAM_D6 / USB_D6	
	P3_5 / (D13)		12	LCD-E	I-0	RAM_D5 / USB_D5	
	P3_4 / (D12)		11	LCD-RS	I-0	RAM_D4 / USB_D4	
	P3_3 / (D11)		10	LCD-D7	I-0	RAM_D3 / USB_D3	
	P3_2 / (D10)		9	LCD-D6	I-0	RAM_D2 / USB_D2	
	P3_1 / (D 9)		8	LCD-D5	I-0	RAM_D1 / USB_D1	
	P3_0 / (D 8)		7	LCD-D4	I-0	RAM_D0 / USB_D0	
ポート 4	P4_7 / (D 7)	CN 3	6	SW4			AP_B_7
	P4_6 / (D 6)		5	SW3			AP_B_6
	P4_5 / (D 5)		4	SW2			AP_B_5
	P4_4 / (D 4)		3	SW1			AP_B_4
	P4_3 / (D 3)	CN 1	34				AP_B_3
	P4_2 / (D 2)		33				AP_B_2
	P4_1 / (D 1)		32				AP_B_1
	P4_0 / (D 0)		31				AP_B_0
ポート 5	P5_3 / (A19)	CN 3	34				AP_C_1
	P5_2 / (A18)		33		Out	RAM-A18	
	P5_1 / (A17)		32	LDE2	Out	RAM-A17	
	P5_0 / (A16)		31	LED1	Out	RAM-A16	

AKI_H8のポート(2/2)

ポート 6	P6_6 / (<u>LWR</u>)	CN 2	9				AP_SEL_4
	P6_5 / (<u>HWR</u>)		8			RAM-WE / USB_WR	
	P6_4 / (<u>RD</u>)		7			RAM-OE / USB_RD	
	P6_3 / (<u>AS</u>)	CN 3	6				AP_SEL_3
	P6_2 / (<u>BACK</u>)		37				AP_SEL_2
	P6_1 / (<u>BREQ</u>)		36				AP_SEL_1
	P6_0 / (<u>WAIT</u>)		35				AP_SEL_0

ポート 7	P7_7 / (AN7 / DA1)	CN 2	19				AP_A_7
	P7_6 / AN6 / DA0		18				AP_A_6
	P7_5 / (AN5)		17				AP_A_5
	P7_4 / (AN4)		16				AP_A_4
	P7_3 / (AN3)		15				AP_A_3
	P7_2 / (AN2)		14				AP_A_2
	P7_1 / (AN1)		13				AP_A_1
	P7_0 / AN0		12				AP_A_0

ポート 8	P8_4 / (<u>CS0</u>)	CN 1	7				AP_RST
	P8_3 / (<u>IRQ3</u>)		6			RAM-CE	
	P8_2 / (<u>IRQ2</u>)		5			USB_CS	
	P8_1 / (<u>IRQ1</u>)		4				AP_STB
	P8_0 / (<u>IRQ0</u>)		3				AP_ACK

ポート 9	P9_5 / (SCK1 / <u>IRQ5</u>)	CN 1	30			USB_INT	
	P9_4 / (SCK0 / <u>IRQ4</u>)		29			AP_REQ	
	P9_3 / (RxD1)		28			CH.1_RD	
	P9_2 / (RxD0)		27			CH.0_RD	
	P9_1 / (TxD1)		26			CH.1_SD	
	P9_0 / (TxD0)		25			CH.0_SD	

ポート A	PA_7 / (TP7 / TIOCB2 / A20)	CN 1	15				8 bit DIP-SW
	PA_6 / (TP6 / TIOCA2 / A21 / <u>CS4</u>)		14				
	PA_5 / (TP5 / TIOCB1 / A22 / <u>CS5</u>)		13				
	PA_4 / (TP4 / TIOCA1 / A23 / <u>CS6</u>)		12				
	PA_3 / (TP3 / TIOCB0 / TCLKD)		11			SW3	
	PA_2 / (TP2 / TIOCA0 / TCLKC)		10			SW2	
	PA_1 / (TP1 / <u>IEND1</u> / TCLKB)		9			SW1	
	PA_0 / (TP0 / <u>IEND0</u> / TCLKA)		8			SW0	

ポート B	PB_7 / (TP15 / <u>DREQ1</u> / ADTRG)	CN 1	23			LCD-E	
	PB_6 / (TP14 / <u>DREQ0</u> / <u>CS7</u>)		22				AP_RV0
	PB_5 / (TP13 / TOCXB4)		21				AP_RV1
	PB_4 / (TP12 / TOCXA4)		20			LCD-RS	
	PB_3 / (TP11 / TIOCB4)		19			LCD-D7	
	PB_2 / (TP10 / TIOCA4)		18			LCD-D6	
	PB_1 / (TP9 / TIOCB3)		17			LCD-D5	
	PB_0 / (TP8 / TIOCA3)		16			LCD-D4	